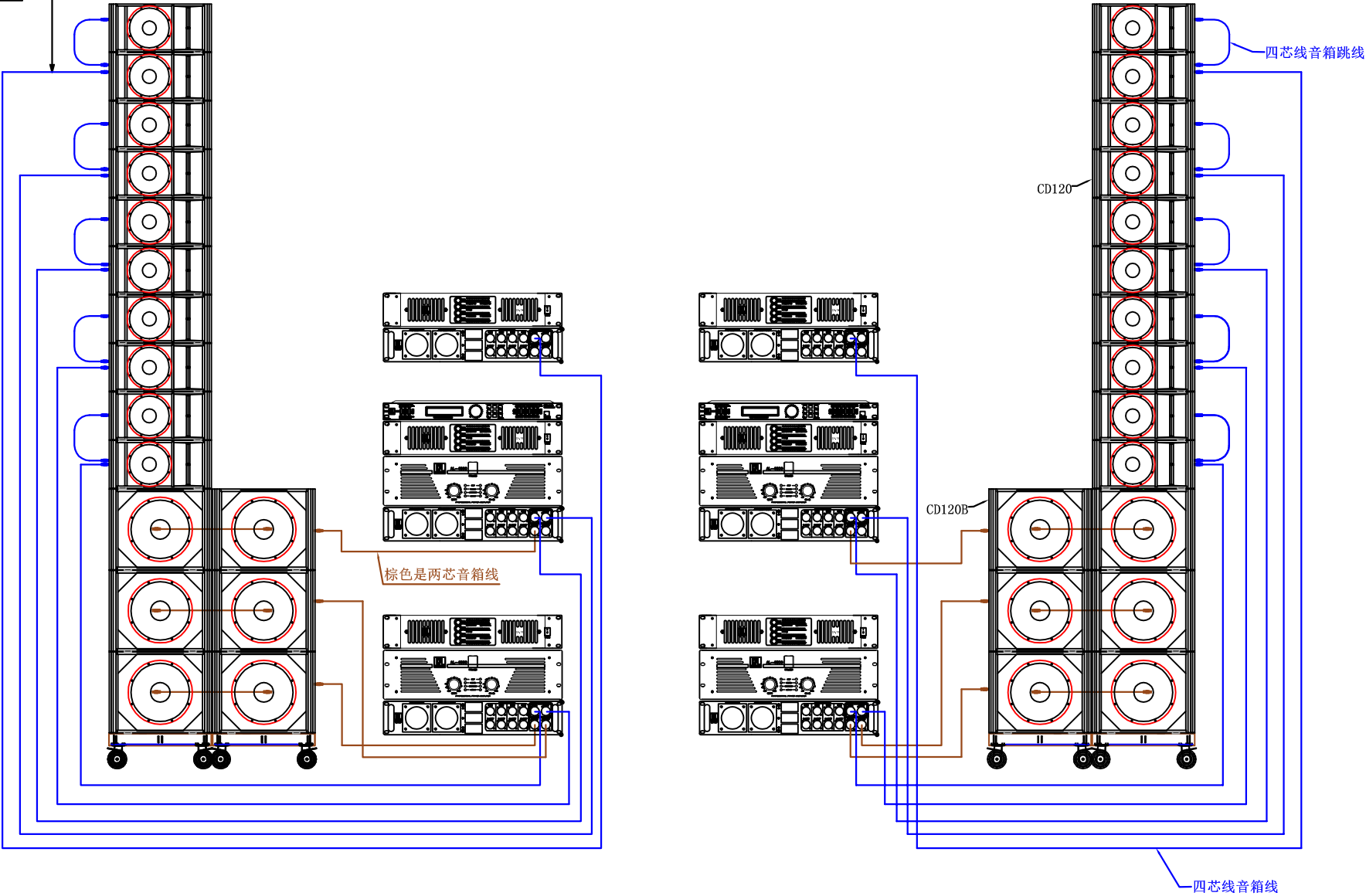


10+6B

1+	LF+
1-	LF-
2+	HF+
2-	HF-

CPL“君子龙” CD120+CD120B+CD120system



- 1、4.15功放输入灵敏度:150V (35dB)
- 2、AL-4800功放输入灵敏度:0.775V (180V)
- 3、处理器数据选择10+6B

CD120system processor (IN):
A=L B=R C=SUB

CD120system processor (OUT):
1=L-HF 2=L-LF 3=R-HF 4=R-LF 5=SUB 6=SUB

恩平市影响电子

设计		
制图		
核 查		

审 批		
施 工		
图 号		

共	页
第	页

